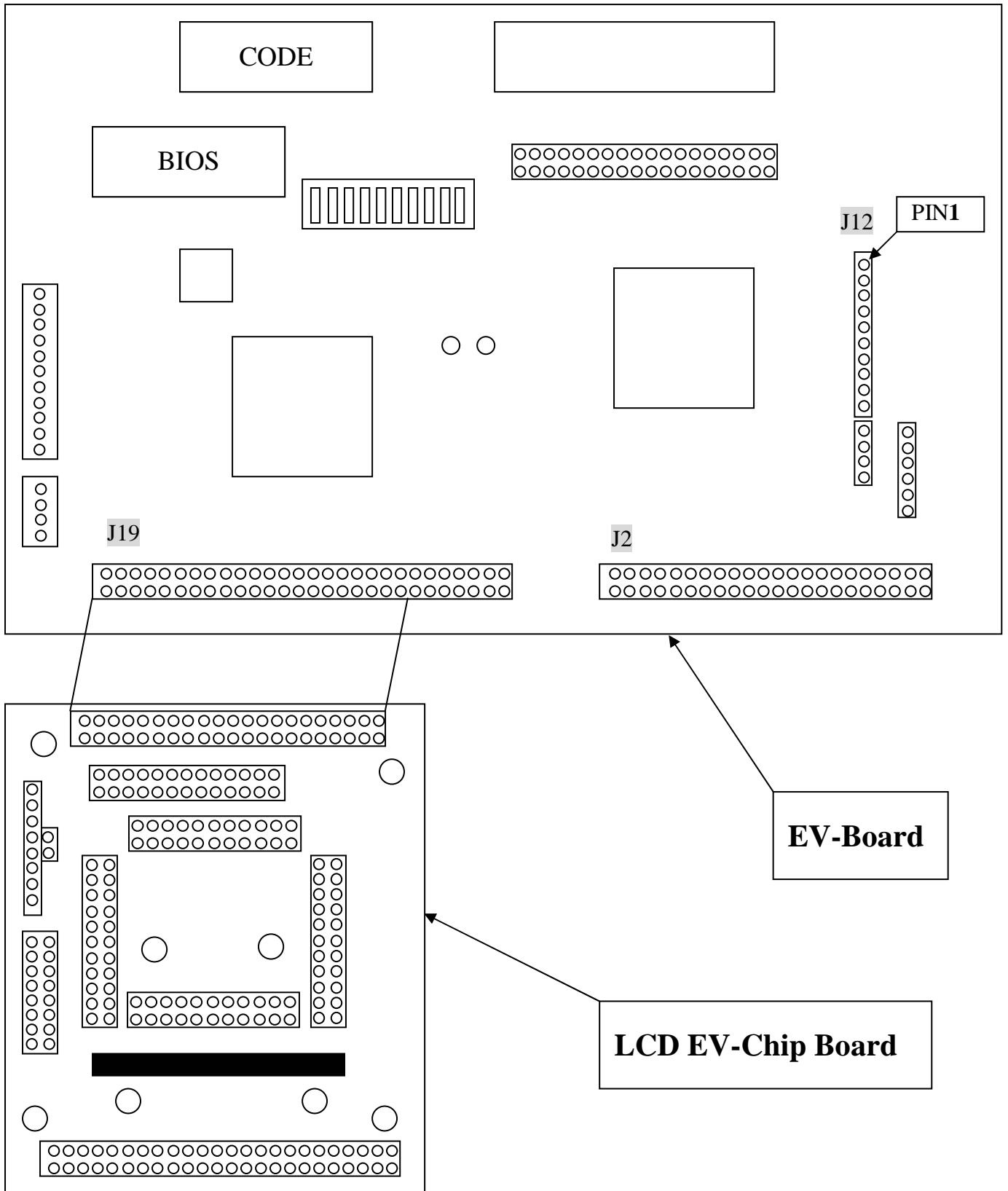


ST2064B BIOS 使用說明



此 ST2064B 的 BIOS 使用時的注意事項：

1. 請照上圖所示連接 EV-Board 及 EV-Chip Board。
2. PSG 是由 J12 的 PIN6 及 PIN7 輸出，分別為 PSGO、PSGOB。
3. 測試 Low Voltage Detector 時(即對 Register SYS 的 bit0 寫"1")，一般情形下此時讀到的"SYS"bit0 為"0"，若於 J12 的 PIN5 接上 VDD，就可從"SYS"的 bit0 讀出"1"來模擬程式偵測到低電壓的反應。
4. J19 的 SEG16~SEG23 模擬 Common Output (COM8 ~COM15)
5. 模擬 LCD Keyboard Awakening Pulses 可由 Port-B & Port-C 產生。